

CURRICULUM VITAE

1. Mbiemri:	ZABELI
2. Emri:	MILAIM
3. Nacionaliteti:	Shqiptar
4. Shtetësia:	Kosovar
5. Data e Lindjes:	01.05.1969
6. Gjinia:	Mashkull
7. Detajet kontaktuese:	
<i>Email:</i>	milaim.zabeli@uni-pr.edu
<i>Tel:</i>	044-195018
8. Niveli Arsimor:	
<i>Institucioni:</i>	Universiteti i Prishtinës, Fakulteti i Inxhinierisë Elektrike dhe Komputerike, Prishtinë
<i>Data e diplomimit:</i>	02.10.1994
<i>Diploma :</i>	Inxhinier i Diplomuar i Elektroteknikës – Elektronikës (studime 5-vjeçare = 300 ECTS)
<i>Institucioni:</i>	Universiteti i Prishtinës, Fakulteti i Inxhinierisë Elektrike dhe Komputerike, Prishtinë
<i>Data e diplomimit:</i>	12.07.2006
<i>Diploma/ Magjistratura :</i>	Maxhister i Shkencave të Elektroteknikës (Mr. sc) / Analiza e problemeve tipike të transistorëve të familjes MOSFET gjatë projektimit të qarqeve digjitale,(studime 2-vjeçare = 120 ECTS)
<i>Institucioni:</i>	Universiteti i Prishtinës, Fakulteti i Inxhinierisë Elektrike dhe Komputerike, Prishtinë
<i>Data e diplomimit:</i>	02.03.2012
<i>Diploma/ Doktorata :</i>	Doktor i Shkencave të Inxhinierisë Elektrike – Elektronikës (Ndikimi i përmasave të regjioneve të transistorëve MOSFET në vlerat e madhësive karakteristike të tyre dhe në qarqet digjitale të ndërtuara me MOSFET-a ; studime 3-vjeçare = 180 ECTS)
9.1 Titulli akademik:	Asistent mësimor
<i>Institucioni:</i>	Universiteti i Prishtinës, FSHTA- Mitrovicë
<i>Data e zgjedhjes:</i>	19.09.2007
9.2. Titulli akademik:	Profesor Asistent
<i>Institucioni</i>	Universiteti i Prishtinës, FSHTA- Mitrovicë
<i>Data e thirrjes:</i>	11.07. 2012
9.3. Titulli akademik:	Profesor i Asocuar
<i>Institucioni</i>	Universiteti i Mitrovicës, Fakulteti i Inxhinierisë Mekanike dhe Kompjuterike
<i>Data e thirrjes:</i>	30.09. 2016

9.4. Titulli akademik:	Profesor i Asocuar	
<i>Institucioni</i>	Universiteti i Prishtinës, Fakulteti i Inxhinierisë Elektrike dhe Kompjuterike	
<i>Data e thirrjes:</i>	15.05. 2017	
10. Publikimet shkencore		
Revistat Shkencore		
<i>Titulli i punimit</i>	<i>Emri i revistës</i>	<i>Viti / Vëllimi / faqet</i>
<i>Implementation the different modulus UP/DOWN sequence synchronous digital decade counter by IC 74HC190 and its simulation</i>	International Review of Electrical Engineering (IREE)	2021/Vol. 16/Nr.2
<i>Design simulations of synchronous counters with different modulus by harnessing IC 74HC163</i>	International Review on Modelling and Simulations (IREMOS)	2018/ Vol. 11/Nr.6/pp. 386-395
<i>Low order harmonic analysis of 3-phase SPWM and SV-PWM inverter systems driving an unbalanced 3-phase induction motor load</i>	International Review on Modelling and Simulations (IREMOS)	2018/ Vol. 11/Nr. 3/pp. 134-142
<i>The most significant MOSFET parameters impact in CMOS inverter switching characteristics</i>	International Journal of CIRCUITS, SYSTEMS and Signal Processing	2018/Vol.12/pp.565-572
<i>The impact transconductance parameter and threshold voltage of MOSFET's in static characteristics of CMOS inverter</i>	Natural and Engineering Sciences (NESciences) Journal	2017/ Vol.2/pp. 135-148

<i>The impact of sampling frequency and amplitude modulation index on low order harmonics in a 3-Phase SV-PVM Voltage Source Inverter</i>	Turkish Journal of Electrical Engineering and Computer Science	2017/Vol.25/ pp: 184-199.
<i>Impact of MOSFET's Structure Parameters on its Overall Performance Depending to the Mode Operation</i>	International Journal of CIRCUITS, SYSTEMS and Signal Processing	2016/vol. 10/pp. 390-396
<i>The Reduction of Number Messages in Election Bully Algorithm</i>	International Journal of Computers and Communications	2016/vol. 10/pp. 53-57
<i>Role of the threshold voltage and transconductance parametres of NMOS transistors in NMOS inverter performance for static and switching conditions of operation</i>	WSEAS transactions on CIRCUITS and SYSTEMS	2014/ vol 13/pp. 1-10.
<i>Roli i parametrave të transistorëve NMOS në projektimin e inverterëve logjikë NMOS për kushte statike të punës</i>	Buletini i punimeve, FIEK	2011/KUD 631.3 004/pp. 131-142
<i>Ndikimi i indeksit të modulimit amplitudor në komponentët harmonike te inverterët SINUS-PWM 3-fazorë të tensionit</i>	Buletini i punimeve, FIEK	2011/KUD 631.3 004/pp. 143-155
<i>Impact of rise time driving signal and mismatch threshold voltage MOSFET's in parallel connection of Push-Pull Power Inverter</i>	International Journal of CIRCUITS, SYSTEMS and Signal Processing	2010/ vol 5/ pp. 78-85
<i>Role of driver and load transistor (MOSFET) parameters on pseudo-NMOS logic design</i>	WSEAS transactions on CIRCUITS and SYSTEMS	2010/ vol 8/ pp. 557-566
<i>Impact of MOSFET's performance on its threshold voltage and its influence on design of MOS invertors</i>	WSEAS transactions on SYSTEMS and CONTROL	2008/vol. 3/ pp. 259-268.

<i>Impact of MOSFET parameters on its parasitic capacitances and their impact in digital circuits</i>	WSEAS transactions on CIRCUITS and SYSTEMS	2007/vol. 6/pp. 281-287.
<i>Llogaritja e tensionit të pragut në NMOS transistorë me kanal(të gjatë) të induktuar dhe ndikimi i tensionit polarizues ndërmjet soursit dhe nënshtresës (trupit)</i>	ASHAK: Kërkime 13	2005/ Kud 621.3/ pp. 41-50.
Përmbledhje (abstraktet) nga Konferencat Ndërkombëtare dhe Kombëtare Shkencore		
<i>Titulli i punimit</i>	<i>Emri i revistës</i>	<i>Viti / Vëllimi / faqet</i>
<i>Impact of the threshold voltage and transconductance parametres of NMOS transistors in NMOS inverter performance for statik conditions of operation</i>	Proceedings of the 12th WSEAS International Conference on Microelectronics, Nanoelectronics, Optoelectronics	2013/ pp.292-297.
<i>Ndikimi i mospërshtatjes së një parametri të transistorëve MOSFET të lidhur paralel në karakteristikat e invertorit njëfazor</i>	Kumtesa nga konferenca vjetore kombëtare e shkencës "Java e shkencës"	2011
<i>Influence of the Driver and Active Load Threshold Voltage in Design of Pseudo-NMOS Logic</i>	LATEST TRENDS on CIRCUITS, 14th WSEAS International Conference on CIRCUITS (Part of the 14th WSEAS CCCC Multiconference)	2010/ pp. 110-115
<i>The impact of mismatch threshold voltage MOSFETs in paralel connection of Push-Pull Power Invertor</i>	Proceedings of the intenationals Conference on Circuits, Systems, Signals (CSS)	2010/ pp. 328-332
<i>The threshold voltage of MOSFET and its influence on digjital circuits</i>	RECENT ADVANCES IN SYSTEMS, COMMUNICATIONS & COMPUTERS, Selected Papers from the WSEAS Conferences	2008/ pp. 266-271.
<i>Impact of MOSFET parameters on its parasitic capacitances</i>	Proceedings of the 6th WSEAS Int. Conf. on Electronics, Hardware, Wireless and Optical Communications	2007 / pp. 55-59.
<i>impact of MOSFET's</i>	Proceedings of the 6th	2007/ pp.54-58

<i>physical parameters on its threshold voltage</i>	WSEAS International Conference on Microelectronics, Nanoelectronics, Optoelectronics	
<i>Kontributet e pjesëve të VDMOSFET-it në rezistencën e gjendjes ON</i>	Konferenca e ALB-shkencës	2007
<i>Ndikimi i PWM-së në komponentë harmonikë të tensionit në dalje të inverterëve push-pull njëfazor dhe në ndërpresit MOSFET</i>	Konferenca e ALB-shkencës	2008
11. Përvoja e punës:		
<i>Data:</i>	01/09/1995-01/09/2008	
<i>Vendi:</i>	Drenas	
<i>Emri i Institucionit:</i>	SHMT "Leonik Tomeu" (Fehmi Lladrovci)	
<i>Pozita:</i>	Profesor i lëndëve elektroteknike (Shef Aktiv)	
<i>Përshkrimi:</i>	Ligjerim sipas lëndëve mësimore në profilet mësimore nga dega e elektroteknikës, si dhe udhëheqje e aktivitetit të elektroteknike.	
<i>Data:</i>	2000-2002	
<i>Vendi:</i>	Drenas	
<i>Emri i Institucionit:</i>	Shoqata "Aureola"	
<i>Pozita:</i>	Instruktur	
<i>Përshkrimi:</i>	Instruktur për sftuerë kompjuterik	
<i>Data:</i>	1999-2001	
<i>Vendi:</i>	Prishtinë	
<i>Emri i Institucionit:</i>	Shoqata ndërkombëtare "CECI"	
<i>Pozita:</i>	Inxhinier i eektroteknikes	
<i>Përshkrimi:</i>	Administrator i punëve elektrike	
<i>Data:</i>	2001-2003	
<i>Vendi:</i>	Skënderaj	
<i>Emri i Institucionit:</i>	Shoqata ndërkombëtare "ASC"	
<i>Pozita:</i>	Instruktur	
<i>Përshkrimi:</i>	Instruktur për sftuerë kompjuterik	
<i>Data:</i>	01/10/2002-01/07/2007	
<i>Vendi:</i>	Mitrovicë	
<i>Emri i Institucionit:</i>	Fakulteti i Shkencave Teknike të Aplikuara (UP)	
<i>Pozita:</i>	Ligjërues dhe asistent i angazhuar	
<i>Përshkrimi:</i>	Mbajtja e ligjeratave dhe ushtrimeve në disa lëndë në Departamentin e Informatikës.	
<i>Data:</i>	01/10/2007-11/07/2012	

<i>Vendi:</i>	Mitrovicë
<i>Emri i Institucionit:</i>	Fakulteti i Shkencave Teknike të Aplikuara (UP)
<i>Pozita:</i>	Asistent mësimor dhe Ligjerues i autorizuar
<i>Përshkrimi:</i>	Mbajtja e ligjeratave dhe ushtrimeve në disa lëndë në Departamentin e Informatikës Inxhinierike
<i>Data:</i>	01/10/2011-31.06.2014
<i>Vendi:</i>	Prishtinë
<i>Emri i Institucionit:</i>	Fakulteti i Inxhinierisë Elektrike dhe Kompjuterike
<i>Pozita:</i>	Asistent
<i>Përshkrimi:</i>	Mbajtja e ushtrimeve në disa lëndë në Departamentin e Elektronikës.
<i>Data:</i>	11/07/2012-30/09/2016
<i>Vendi:</i>	Mitrovicë
<i>Emri i Institucionit:</i>	Fakulteti i Shkencave Teknike të Aplikuara (UP),(aktualisht: Universiteti i Mitrovicës- Fakulteti i Inxhienerisë Mekanike dhe Kompjuterike)
<i>Pozita:</i>	Profesor Asistent (Shef Departamenti),
<i>Përshkrimi:</i>	Mbajtja e ligjeratave në disa lëndë në Departamentin e Informatikës Inxhinierike, si dhe kryerja e përgjegjësisë të shefit të Departamentit të Informatikës Inxhinierike.
<i>Data:</i>	01/10/2014-31.06.2017
<i>Vendi:</i>	Prishtinë
<i>Emri i Institucionit:</i>	Fakulteti i Inxhinierisë Elektrike dhe Kompjuterike
<i>Pozita:</i>	Profesor asistent
<i>Përshkrimi:</i>	Mbajtja e ligjeratave në disa lëndë në Departamentin e Elektronikës.
<i>Data:</i>	30/09/2016-01/10/2018,
<i>Vendi:</i>	Mitrovicë
<i>Emri i Institucionit:</i>	Universiteti i Mitrovicës- Fakulteti i Inxhienerisë Mekanike dhe Kompjuterike
<i>Pozita:</i>	Profesor i Asocuar (Shef Departamenti)
<i>Përshkrimi:</i>	Mbajtja e ligjeratave në disa lëndë në Departamentin e Informatikës Inxhinierike, si dhe kryerja e përgjegjësisë të shefit të Departamentit të Informatikës Inxhinierike.
<i>Data:</i>	01/10/2017-prezent ,
<i>Vendi:</i>	Prishtinë
<i>Emri i Institucionit:</i>	Fakulteti i Inxhinierisë Elektrike dhe Kompjuterike (UP)
<i>Pozita:</i>	Profesor i asocuar
<i>Përshkrimi:</i>	Mbajtja e ligjeratave në disa lëndë në Departamentin e Elektronikës
13. Informata shtesë:	

<i>Shkathësitë organizative dhe kompetencat:</i>	Aftësi organizative për punë në grupe, punë të pavarur, ndërtim të raporteve shoqërore dhe korrekte pune.		
<i>Shkathësitë kompjuteri dhe kompetencat:</i>	Microsoft Office, C, C++, C#, Pascal, Java, Visual Basic, Electronic Workbench, PSPICE, VHDL, LabVIEW etj.		
<i>Shkathësitë të gjuhës: (1 deri 5: Ivlerësimi më i ulët - 5 fluent)</i>			
<i>Gjuha</i>	<i>Konverzimi</i>	<i>Shkrimi</i>	<i>Leximi</i>
English	4	4	4
Serbo-Kroatisht	4	5	5
<i>Shpërblimet dhe anëtarësimet:</i>			
	Disa mirënjohje për kontribut në mësimdhënje.		